Device contacting process for high density connections - esp. for contacting LEDs on common silicon@ chip without use of bonding techniques

Publication number: DE4228274

Publication date: 1884-03-03
Inventor: LUPP FRIEDRICH DIPL PHYS (DE)

Applicant: SIEMENS AG (DE)
Classification:

823K26/38; HO11.21/80; HO11.23/82; HO11.23/538; HO11.23/80; B23K26/80; HO11.21/82; HO11.23/63; HO11.23/63; HO11.33/80; (IPC1-7); B23K26/00; B41/2145; HO11.33/00; HO11.21/80; HO5K3/32 international:

- European: B238/26/3684; H01L21/60; H01L21/606; H01L23/482A; H01L23/538V; H01L33/00B5

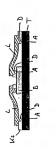
Application number: DE19924228274 19920826

Priority number(s): DE19924228274 19920826

Report a data error here

Abstract of DE4228274

chainful of (poppleadure) development of the stranged on a support (I), see Liber anneged on an drive cloud, it carried out by () applying a neterically instituting basistics layer (15), per la 10-150 minora cloud, it carried out by () applying a neterically instituting basistics layer (15), per la 10-150 minora hose in the painties by (16) in the support (10), and the support (10), and the support (10) and the develope (16), the support (1) and the develope (16) and (16) per support (17) and the develope (16) and (16) per support (17) and the develope (16) and (16) per support (17) and the form the form (16) and (16) per support (17) and the form the form (16) and (16) per support (17) and the form (16) per support (17) and the form (16) per support (17) and (16) per support (17) and (16) per support (17) per



Data supplied from the esp@cenet database - Worldwide

11.06.2008 11:04 l von l (9) BUNDESREPUBLIK

Offenlegungsschrift
DE 42 28 274 A 1

6) Int. Cl.5: H 01 L 21/60

H 05 K 3/32 // B23K 26/00,H01L 33/00,B41J 2/45

DEUTSCHLAND



DEUTSCHES

Siemens AG, 80333 München, DE

- Aktenzeichen:
 Anmeldetag:
 Offenlegungstag:
- P 42 28 274.8 26. 8. 92 3. 3. 94

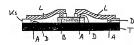
(7) Anmelder:

② Erfinder:

Lupp, Friedrich, Dipl.-Phys., 8000 München, DE

Prüfungsantrag gem. § 44 PatG ist gestellt

(2) Verfahren zur Kontaktierung von auf einem Träger angeordneten elektronischen oder optoelektronischen Bauelementen



Beschreibung

Verfahren zur Kontaktierung von auf einem Träger angeordneten elektronischen oder optoelektronischen Bauelementen.

Die elektrische Kontaktierung von auf einem gemeinsamen Träger montierten elektronischen oder optoelektronischen Bauelementen wird in der Regel durch Bonden vorgenommen, wobei die feinen Bonddrähtchen sich zwischen Anschlußflächen der elektronischen 10 oder optoelektronischen Bauelemente und zugeordneten Anschlußflächen des Trägers erstrecken. Bei dem gemeinsamen Träger kann es sich auch um einen Si-Chip handeln, auf welchem beispielsweise LEDs angeordnet sind. Der Si-Chip dient dabei als Ansteuerungs- 15 schaltung für die LEDs. Derartige LED-Anordnungen werden beispielsweise bei Zeichengeneratoren für nichtmechanische Drucker (IBM Technical Disclosure Bulletin, Bd. 25, Nr. 7A, Dezember 1982, S. 3368-3370 oder DE-A-38 08 636) oder bei LED-Tafelanzeigen 20 (DE-A-34 47 452) eingesetzt.

Mit zunehmender Dichte der Anschlußflächen und/ oder mit zunehmender Anzahl von elektrisch leitenden Verbindungen stößt die Bondtechnik zur elektrischen Kontaktierung von auf einem Träger angeordneten 25 elektronischen oder optoelektronischen Bauelementen jedoch an ihre Grenzen. Andererseits sind bei verschiedenen Materialien der elektronischen oder optoelektronischen Bauelemente und der Träger starre Verbindunrund der unterschiedlichen thermischen Ausdehnungskoeffizienten nicht möglich.

Der im Anspruch 1, angegebenen Erfindung liegt das Problem zugrunde, ein Verfahren zur Kontaktierung von auf einem Träger angeordneten elektronischen 35 oder optoelektronischen Bauelementen zu schaffen, das gegenüber der Bondtechnik eine höhere Dichte der Anschlußflächen und/oder eine höhere Anzahl von Verbindungen ermöglicht.

Die mit der Erfindung erzielten Vorteile bestehen ins- 40 besondere darin, daß bei der Herstellung der elektrisch leitenden Verbindungen in Form von Durchkontaktierungen und Leiterbahnen auf Techniken zurückgegriffen werden kann, die eine äußerst dichte Anordnung der Verbindungen ermöglichen und sich in der Leiterplat- 45 tentechnik bereits seit langer Zeit bewährt haben. Als weiterer entscheidender Vorteil ist die Tatsache zu nennen, daß die elektrisch isolierende Kunststoffschicht einen Ausgleich verschiedener thermischer Ausdehnungen von Bauelementen und Träger gewährleistet.

Vorteilhafte Ausgestaltungen der Erfindung sind in den Ansprüchen 2 bis 10 angegeben.

Die Weiterbildung nach Anspruch 2 ermöglicht ein besonders einfaches Aufbringen der Kunststoffschicht in Form einer Folie. Die Stärke dieser Folie beträgt 55 dann gemäß Anspruch 3 vorzugsweise zwischen 10 und

Die Verwendung einer Polyimidfolie gemäß Anspruch 4 gewährleistet einerseits hervorragende elektrische Isolationseigenschaften und andererseits eine sehr 60 gute Bearbeitbarkeit mittels Laserstrahlung.

Wird die Folie gemäß Anspruch 5 unter Anwendung von Druck und Wärme aufgebracht, so ergibt sich eine besonders gute Haftung auf dem Träger und eine gute Anpassung der Folie an die Form der Bauelemente.

Für das Einbringen der Kontaktlöcher haben sich gemäß den Ansprüchen 6 und 7 Excimer-Laser bzw. Nd:YAG-Laser mit zwei Frequenzverdopplern als besonders geeignet erwiesen. Sofern die Anschlußflächen von Träger und Bauelementen stark genug sind, endet bei Verwendung dieser Laserarten der Laserabtragsprozeß selbsttätig an den Anschlußflächen. Für die Herstellung von Durchkontaktierungen und

Leiterbahnen kommen grundsätzlich die Subtraktivtechnik, die Additivtechnik und die Semiadditivtechnik in Frage. Gemäß Anspruch 8 wird jedoch die Anwendung der Subtraktivtechnik bevorzugt, wobei die Durchkontaktierungen und Leiterbahnen durch ganzflächige Metallabscheidung und nachfolgende ätztech-

nische Strukturierung hergestellt werden. Die Ausge-staltung nach Anspruch 9 bietet die Möglichkeit, empfindliche Bereiche der Bauelemente wirksam zu schützen. Gemäß Anspruch 10 können dann die derart geschützten optischen Austrittsfenster von LEDs mittels eines Laserabtragsprozesses auf einfache Weise ohne Schädigung freigelegt werden.

Ein Ausführungsbeispiel der Erfindung ist in der Zeichnung dargestellt und wird im folgenden näher beschrieben.

Die Fig. 1 bis 7 zeigen verschiedene Verfahrensstadien bei der Herstellung von LED-Zeilen für den Zeichengenerator eines Hochgeschwindigkeitsdruckers.

Fig. 1 zeigt einen Querschnitt durch einen Träger T, auf welchem eine Vielzahl von sich senkrecht zur Zeichnungsebene in Zeilenform erstreckenden optoelektronischen Bauelementen B aufgebracht ist. Bei dem Träger T handelt es sich um eine in Siliziumtechnik ausgeführte gen zwischen den zugeordneten Anschlußflächen auf- 30 Ansteuerungsschaltung für die darauf angeordneten optoelektronischen Bauelemente B. Bei den optoelektronischen Bauelementen B handelt es sich um LEDs, beispielsweise um GaAs-Dioden. Die Montage der optoelektronischen Bauelemente B auf dem Träger T erfolgt in bekannter Weise durch Löten oder durch die Verwendung eines elektrisch leitenden Klebers.

Aus Fig. 1 ist auch noch ein Metallstreifen Ms ersichtlich, der sich senkrecht zur Zeichnungsebene erstreckt und auf die optoelektronischen Bauelemente B im Bereich der nicht näher erkennbaren optischen Austrittsfenster dieser Bauelemente B aufgelegt ist. Der Metallstreifen Ms, dessen Zweck an späterer Stelle näher erläutert wird, besteht beispielsweise aus Kupfer.

Gemäß Fig. 2 wird auf die in Fig. 1 dargestellte Anordnung von oben her ganz flächig eine elektrisch isolierende Kunststoffschicht Ks aufgebracht. Im dargestellten Ausführungsbeispiel handelt es sich bei der Kunststoffschicht Ks um eine Folie, die unter Anwendung von Druck und Wärme aufgebracht wird. Sofern es sich um eine nicht selbstklebende Folie handelt, trägt diese auf ihrer dem Träger T zugewandten Seite eine Klebeschicht. Als elektrisch isolierende Kunststoffschicht Ks wird vorzugsweise eine Polyimidfolie verwendet, die beispielsweise eine Stärke von 50 um aufweist. Nach dem in Fig. 2 dargestellten Aufbringen der elektrisch isolierenden Kunststoffschicht Ks werden in diese mittels Laserstrahlung Ls Kontaktlöcher Kl eingebracht, die in Form von Sacklöchern ieweils exakt an den mit A bezeichneten Anschlußflächen des Trägers T und der optoelektronischen Bauelemente B enden. Die Konfiguration der Kontaktlöcher KI der gesamten Anordnung ist durch eine in Fig. 3 nicht erkennbare metallische Maske vorgegeben, die auf oder oberhalb der Kunststoffschicht Ks angeordnet wird. Durch eine Relativbewegung zwischen der in Fig. 3 dargestellten Anordnung

einschließlich der Maske und dem Laserstrahl Ls werden dann die Kontaktlöcher KI durch einen Laserabtragsprozeß erzeugt. Falls die Anschlußflächen A nicht zu dünn ausgeführt sind, ist der Laserabtragsprozeß ieweils an den Anschlußflächen A selbstendend. Für die Erzeugung der Kontaktlöcher KI ist ein Excimer-Laser. der beispielsweise eine Emissionswellenlänge von 248 nm und eine Energiedichte von 750 mJ/cm² aufweist, besonders gut geeignet. Die Verwendung eines Nd:YAG-Lasers mit zwei Frequenzverdopplern und einer Emissionswellenlänge von beispielsweise 266 nm ist ebenfalls möglich. Nähere Einzelheiten zur Erzeugung von Sacklöchern mittels Laserstrahlung gehen bei- 10 taktierungen D kommen neben der geschilderten Subspielsweise aus der US-A-4644130 hervor.

Nach der Herstellung der Kontaktlöcher KI erfolgt gemäß Fig. 4 eine mit M bezeichnete ganzflächige Metallabscheidung, welche auch die Kontaktlöcher Kl ausfüllt und dadurch zu den Anschlußflächen A führende 15 Durchkontaktierungen D bildet. Die ganzflächige Metallabscheidung M erfolgt nach einer aus der Leiterplattentechnik bekannten Methode durch Bekeimung der Kunststoffschicht Ks und anschließende stromlose und galvanische Metallabscheidung. Nach der Bekeimung 20 durch Ätzen entfernt wird. der Kunststoffschicht Ks wird beispielsweise durch stromlose Kupferabscheidung eine sehr dünne Kupferschicht erzeugt, die anschließend durch galvanische Kupferabscheidung bis zu einer Stärke von beispiels-

weise 30 µm verstärkt wird.

Nach der ganzflächigen Metallabscheidung M erfolgt in dem aus Fig. 5 ersichtlichen Schritt deren Strukturierung. Nach diesem Strukturierungsschritt verbleiben auf der Oberfläche der Kunststoffschicht Ks Leiterbahnen L die zusammen mit entsprechenden Durchkontak- 30 tierungen D elektrisch leitende Verbindungen zwischen einander zugeordneten Anschlußflächen A von optoelektronischen Bauelementen B und Träger T bilden. Bei der Herstellung der Leiterbahnen L wird auch der oberhalb des Metallstreifens Ms liegende Bereich der 35 Metallisierung M entfernt. Die Strukturierung der ganzflächigen Metallabscheidung M erfolgt vorzugsweise auf photolitographischem Wege durch Aufbringen eines Atzresists, welches die späteren Leiterbahnen L vor dem Angriff eines nachfolgenden Ätzprozesses schützt, 40 so daß nur das Kupfer zwischen den gewünschten Leiterbahnen L beseitigt wird.

Nach der Strukturierung der Metallisierung M werden gemäß Fig. 6 die über den optischen Fenstern der optoelektronischen Bauelemente B liegenden Bereiche 45 der Kunststoffschicht Ks mittels Laserstrahlung Ls entfernt. Dabei wird wie bei der Herstellung der Kontaktlöcher KI vorgegangen, wobei der Laserabtragsprozeß an den beispielsweise aus Kupfer bestehenden Metallstreifen Ms selbstendend ist. Der Metallstreifen Ms gewährleistet außerdem einen sicheren Schutz der optischen Austrittsfenster der optoelektronischen Bauelemente B vor der Einwirkung der Laserstrahlung Ls.

Die Fertigstellung der LED-Zeile erfolgt dann gemäß Fig. 7 durch Entfernung des Metallstreifens Ms. Vor 55 Entfernung des Metallstreifens Ms können gegebenenfalls noch unerwünschte Bereiche der Kunststoffschicht Ks mittels Laserstrahlung entfernt werden.

Der vorstehend geschilderte Verfahrensablauf kann in mehrfacher Hinsicht abgewandelt werden. So müssen 60 die optoelektronischen Bauelemente B oder beliebige andere elektronische Bauelemente nicht unmittelbar auf den Träger T montiert werden. Es ist auch möglich, die Bauelemente zunächst auf einem Zwischenträger anzuordnen, gegebenenfalls auszurichten und dann diesen 65 Zwischenträger auf den Träger Tzu montieren. Anstelle der im Ausführungsbeispiel beschriebenen Bildung einer LED-Zeile aus aneinandergereihten Einzeldioden

kann die Zeile auch durch eine Aneinanderreihung von Diodenarrays hergestellt werden. Für die Kunststoffschicht Ks kommen außer der geschilderten Polyimidfolie auch beliebige andere Kunststoffe in Frage, sofern 5 diese gute elektrische Isolationseigenschaften aufweisen, einem Laserabtragsprozeß zugänglich sind und au-Berdem auch noch unterschiedliche Wärmedehnungen von Bauelementen B und Träger T ausgleichen können. Für die Herstellung von Leiterbahnen L und Durchkontraktivtechnik auch die Additivtechnik und die Semiadditivtechnik in Frage. Bei der Additivtechnik wird das Leitermaterial nur dort aus stromlosen Metallabscheidungsbädern aufgebracht, wo Leiterbahnen L und Durchkontaktierungen D benötigt werden. Bei der Semiadditivtechnik werden auf einer stromlos abgeschiedenen dünnen Grundschicht die Leiterbahnen L und Durchkontaktierungen D durch galvanische Metallabscheidung aufgebaut, worauf die restliche Grundschicht

Patentansprüche

1. Verfahren zur Kontaktierung von auf einem Träger (T) angeordneten elektronischen oder optoelektronischen Bauelementen (B), insbesondere von auf einer Ansteuerungsschaltung angeordneten LEDs, bei welchem

- auf den Träger (T) und die darauf angeordneten Bauelemente (B) eine elektrisch isolierende Kunststoffschicht (Ks) aufgebracht wird. - im Bereich von Anschlußflächen (A) des Trägers (T) und der Bauelemente (B) mittels Laserstrahlung (Ls) Kontaktlöcher (Kl) in die Kunststoffschicht (Ks) eingebracht werden

- elektrisch leitende Verbindungen zwischen einander zugeordneten Anschlußflächen (A) von Träger (T) und Bauelementen (B) in Form von Durchkontaktierungen (D) in den Kontaktlöchern (KI) und von Leiterbahnen (L) auf der Oberfläche der Kunststoffschicht (Ks) hergestellt werden.

2. Verfahren nach Anspruch 1, dadurch gekennzeichnet, daß als Kunststoffschicht (Ks) eine Folie aufgebracht wird.

3. Verfahren nach Anspruch 2, gekennzeichnet durch die Verwendung einer 10 bis 100 um starken Folie.

4. Verfahren nach Anspruch 2 oder 3. gekennzeichnet durch die Verwendung einer Polyimidfolie.

5. Verfahren nach einem der Ansprüche 2 bis 4, dadurch gekennzeichnet, daß die als Kunststoffschicht (Ks) verwendete Folie unter Anwendung von Druck und Wärme aufgebracht wird.

6. Verfahren nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß die Kontaktlöcher (KI) mit Hilfe eines Excimer-Lasers in die Kunststoffschicht (Ks) eingebracht werden.

7. Verfahren nach einem der Ansprüche 1 bis 5, dadurch gekennzeichnet, daß die Kontaktlöcher (KI) mit Hilfe eines Nd:YAG-Lasers mit zwei Frequenzverdopplern in die Kunststoffschicht (Ks) eingebracht werden.

8. Verfahren nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß die Durchkontaktierungen (D) und die Leiterbahnen (L) durch ganzflächige Metallabscheidung (M) und

20

25

40

45

50

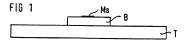
55

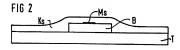
65

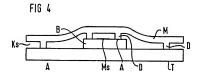
nachfolgende lützechnische Strukturierung hergestellt werden.

9. Verfahren nach einem der vorhergehenden Ansprüche, dadurch gekenzeichnet, daß empfindliche Bereiche der Bauelemente (B), insbesondere 3potlische Austritsfenster von LEDs, vor dem Aufbringen der Kunststoffschicht (Ks.) durch aufgelegten der Struktsforfschicht (Ks.) durch aufgelegschiede von der Struktsforfschicht (Ks.) durch aufgelegschiede von der Struktsforfschicht (Ks.) durch aufgelegten der Struktsforfschicht (LS) werden von 10-LEDs durch Abragen der über dem zugeordneten Metallstreifen (Ms.) liegenden Kunststoffschicht (Ks.) mittele Lassersrahlung (Ls) freigleigt werden.

Hierzu 2 Seite(n) Zeichnungen

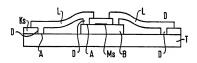






Nummer: Int. Cl.⁵: Offenlegungstag: DE 42 28 274 A1 H 01 L 21/60 3. März 1994

FIG 5



F16 6

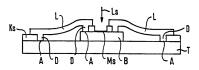


FIG 7

